

#2 4-10-01
D.J.

In re the Application of

Inventors: Takenobu ARIMA

Application No.: New Application

Filed: February 16, 2001

For: COMMUNICATION TERMINAL APPARATUS AND CELL SEARCH METHOD

*Brent J. Fausch*JG821 U.S. PRO
09/784031
02/16/01
CLAIM FOR PRIORITYAssistant Commissioner of Patents
Washington, D.C. 20231

Dear Sir:

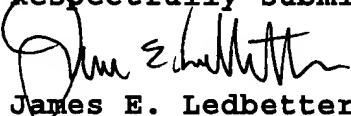
The benefit of the filing date of the following prior foreign application filed in the following foreign country is hereby requested for the above-identified application and the priority provided in 35 USC 119 is hereby claimed:

Japanese Appln. No. 2000-054079, Filed February 29, 2000.

In support of this claim, a certified copy of said original foreign application is filed herewith.

It is requested that the file of this application be marked to indicate that the requirements of 35 USC 119 have been fulfilled and that the Patent and Trademark Office kindly acknowledge receipt of this document.

Respectfully submitted,


James E. Ledbetter
Registration No. 28,732

Date: February 16, 2001

JEL/ejw
ATTORNEY DOCKET NO. L9289.01114STEVENS, DAVIS, MILLER & MOSHER, L.L.P.
1615 L Street, NW, Suite 850
P.O. Box 34387
Washington, DC 20043-4387
Telephone: (202) 408-5100
Facsimile: (202) 408-5200

日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office.

出願年月日
Date of Application:

2000年 2月 29日

jc021 u s pro
09/784031
02/16/01

出願番号
Application Number:

特願2000-054079

出願人
Applicant(s):

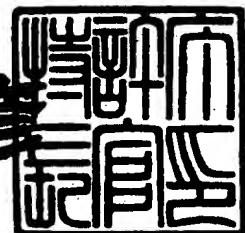
松下電器産業株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

2000年 3月 31日

特許庁長官
Commissioner,
Patent Office

近藤 隆彦



【書類名】 特許願
【整理番号】 2906415231
【提出日】 平成12年 2月29日
【あて先】 特許庁長官殿
【国際特許分類】 H04Q 7/22
【発明者】
【住所又は居所】 神奈川県横浜市港北区綱島東四丁目3番1号 松下通信
工業株式会社内
【氏名】 有馬 健晋
【特許出願人】
【識別番号】 000005821
【氏名又は名称】 松下電器産業株式会社
【代理人】
【識別番号】 100105050
【弁理士】
【氏名又は名称】 鶴田 公一
【手数料の表示】
【予納台帳番号】 041243
【納付金額】 21,000円
【提出物件の目録】
【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1
【包括委任状番号】 9700376
【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 通信端末装置及びセルサーチ方法

【特許請求の範囲】

【請求項1】 サーチ対象基地局装置の送信信号の相関検出を行う複数のサーチ用相関手段と、このサーチ用相関手段が相関検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相関手段に全位相における第1相関値を第1積分時間で算出させ、前記第1相関値が閾値以上の位相を前記第1相関値が大きい順に選択し、前記各サーチ用相関手段に前記選択した位相における第2相関値を前記第1積分時間より長い第2積分時間で算出させ、前記第2相関値が最大の位相を前記基地局装置の送信信号の位相と特定することを特徴とする通信端末装置。

【請求項2】 サーチ対象基地局装置の送信信号の相関検出を行う複数のサーチ用相関手段と、このサーチ用相関手段が相関検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相関手段に全位相における第1相関値を第1積分時間で算出させ、前記第1相関値に対して閾値判定を行い、前記サーチ用相関手段のいくつかに前記第1相関値が閾値以上の位相における第2相関検出値を前記第1積分時間より長い第2積分時間で算出させ、前記第2相関値の算出に用いないサーチ用相関手段に前記第1相関値が最大の位相の周辺位相における第3相関値を算出させ、前記第2相関値が最も大きい位相を前記基地局装置の送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することを特徴とする通信端末装置。

【請求項3】 サーチ対象基地局装置の送信信号の相関検出を行う複数のサーチ用相関手段と、通信中の基地局装置の送信信号の相関検出を行う復調用相関手段と、前記サーチ用相関手段及び前記復調用相関手段が相関検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相関手段に全位相における第1相関値を第1積分時間で算出させ、前記第1相関値に対して閾値判定を行い、前記第1相関値が閾値以上の位相における第2相関値を前記復調用相関手段に前記第1積分時間より長い第2積分時間で算出させ、前記各サーチ用相関手段に前記第1相関値が最大の位相の周辺位相における第3相

閾値を算出させ、前記第2相関値が最も大きい位相を前記基地局装置の送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することを特徴とする通信端末装置。

【請求項4】 請求項1から請求項3のいずれかに記載の通信端末装置と無線通信を行うことを特徴とする基地局装置。

【請求項5】 全位相に対して第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、前記第1相関値が閾値以上の位相を大きい順に前記第1積分時間より長い第2積分時間で第2相関検出を行い、この第2相関検出の第2相関値が最大の位相を前記送信信号の位相と特定することを特徴とするセルサーチ方法。

【請求項6】 全位相に対して第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、前記第1相関値が閾値以上の位相に対して前記第1積分時間より長い第2積分時間で第2相関検出を行い、同時に第1相関値が最大の位相の周辺位相に対して第3相関検出を行い、前記第2相関検出の第2相関値が最も大きい位相を前記送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することを特徴とするセルサーチ方法。

【請求項7】 第1の相関器にて第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、第1相関値が閾値以上の位相に対して第2の相関器にて前記第1積分時間より長い第2積分時間で第2相関検出を行い、前記第1の相関器にて第1相関値が最大の位相の周辺位相に対して第3相関検出を行い、前記第2相関検出の第2相関値が最も大きい位相を前記送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することを特徴とするセルサーチ方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、デジタル自動車電話、携帯電話等のセルラシステムに用いられる通信端末装置及びセルサーチ方法に関する。

【0002】

【従来の技術】

セルラシステムにおいて、通信端末装置の電源を投入した場合、通信端末装置と基地局装置との通信が切斷された場合、あるいは、ハンドオーバー時に切り替え先の基地局装置を特定する場合、通信端末装置は、現在どの基地局装置が最も近く、通信を行うのに最も良好であるかを特定する必要がある。これをセルサーチと呼ぶ。

【0003】

CDMA方式を用いたセルラシステムにおいてセルサーチを高速に行う方法として、第1段階で、位相を相関器の数のサーチ窓に分割し、サーチ窓内の位相を順次短い積分長で相関検出（以下「ショート積分」という）を行って、相関値が閾値を超えたパス（以下、「候補パス」という）を選択し、第2段階で候補パスに対して長い積分長で相関検出（以下「ロング積分」という）を行う方法がある。

【0004】

ここで、通信端末装置が高速移動しているような場合や、大都市等加入者が多く基地局装置が密集して設置されている場合、サーチすべき位相が増大し、周囲のセル環境が高速で変化するため、さらに高速にセルサーチを行わなければならぬ。

【0005】

【発明が解決しようとする課題】

しかしながら、従来の通信端末装置は、各相関器が割り当てられたサーチ窓においてショート積分及びロング積分を行っているため、割り当てられたサーチ窓に候補パスが存在しなかった相関器はロング積分を行わず、一方、割り当てられたサーチ窓に複数の候補パスが存在した相関器は複数回のロング積分を行わなければならず、セルサーチに時間がかかるてしまう問題を有している。

【0006】

また、相関器を増せばセルサーチを高速に行うことはできるが、ハードウェアの規模を増大させてしまう。

【0007】

本発明は、かかる点に鑑みてなされたものであり、ハードウェアの規模を増大させることなく、高速にセルサーチを行うことができる通信端末装置及びセルサーチ方法を提供することを目的とする。

【0008】

【課題を解決するための手段】

本発明の通信端末装置は、サーチ対象基地局装置の送信信号の相関検出を行う複数のサーチ用相関手段と、このサーチ用相関手段が相関検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相関手段に全位相における第1相関値を第1積分時間で算出させ、前記第1相関値が閾値以上の位相を前記第1相関値が大きい順に選択し、前記各サーチ用相関手段に前記選択した位相における第2相関値を前記第1積分時間より長い第2積分時間で算出させ、前記第2相関値が最大の位相を前記基地局装置の送信信号の位相と特定する構成を探る。

【0009】

この構成により、全位相に対して短時間の積分による相関検出を行って閾値判定し、閾値を越えた位相に対して長時間の積分による相関検出を行うことができる、閾値を越えた位相の数がサーチ用相関手段の数以下である場合、各サーチ用相関手段が長時間の積分による相関検出を1回だけ行えばセルサーチを行うことができるので、セルサーチを高速に行うことができる。

【0010】

本発明の通信端末装置は、サーチ対象基地局装置の送信信号の相関検出を行う複数のサーチ用相関手段と、このサーチ用相関手段が相関検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相関手段に全位相における第1相関値を第1積分時間で算出させ、前記第1相関値に対して閾値判定を行い、前記サーチ用相関手段のいくつかに前記第1相関値が閾値以上の位相における第2相関検出値を前記第1積分時間より長い第2積分時間で算出させ、前記第2相関値の算出に用いないサーチ用相関手段に前記第1相関値が最大の位相の周辺位相における第3相関値を算出させ、前記第2相関値が最も

大きい位相を前記基地局装置の送信信号の位相と特定し、前記第3相關値に基づいて遅延波の位相を特定する構成を探る。

【0011】

この構成により、全位相に対して短時間の積分による相關検出を行って閾値判定し、閾値を越えた位相に対して長時間の積分による相關検出を行うとともに、最大強度の位相の周辺位相に対して相關検出を行うことができるので、最大強度の位相の周辺にある遅延波を捕らえることができ、データ復調におけるフィンガ割り当てを高速に行うことができる。

【0012】

本発明の通信端末装置は、サーチ対象基地局装置の送信信号の相關検出を行う複数のサーチ用相關手段と、通信中の基地局装置の送信信号の相關検出を行う復調用相關手段と、前記サーチ用相關手段及び前記復調用相關手段が相關検出を行う位相を制御するサーチ制御手段とを具備し、前記サーチ制御手段は、前記各サーチ用相關手段に全位相における第1相關値を第1積分時間で算出させ、前記第1相關値に対して閾値判定を行い、前記第1相關値が閾値以上の位相における第2相關値を前記復調用相關手段に前記第1積分時間より長い第2積分時間で算出させ、前記各サーチ用相關手段に前記第1相關値が最大の位相の周辺位相における第3相關値を算出させ、前記第2相關値が最も大きい位相を前記基地局装置の送信信号の位相と特定し、前記第3相關値に基づいて遅延波の位相を特定する構成を探る。

【0013】

この構成により、復調用相關手段のフィンガを用いて長時間の積分による相關検出を行うとともに、サーチ用相關手段を用いて最大強度の位相の周辺位相に対して相關検出を行うことができるので、全てのサーチ用相關器を用いて最大強度の候補パスの周辺にある遅延波を捕らえることができ、さらにデータ復調におけるフィンガ割り当てを高速に行うことができる。

【0014】

本発明の基地局装置は、上記いずれかに記載の通信端末装置と無線通信を行う構成を探る。

【0015】

この構成により、セルサーチを高速に行うことができるので、高品質な無線通信を行うことができる。

【0016】

本発明のセルサーチ方法は、全位相に対して第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、前記第1相関値が閾値以上の位相を大きい順に前記第1積分時間より長い第2積分時間で第2相関検出を行い、この第2相関検出の第2相関値が最大の位相を前記送信信号の位相と特定することとした。

【0017】

この方法により、全位相に対して短時間の積分による相関検出を行って閾値判定し、閾値を越えた位相に対して長時間の積分による相関検出を行うことができるので、閾値を越えた位相の数が相関器の数以下である場合、長時間の積分による相関検出を1回だけ行えばセルサーチを行うことができるので、セルサーチを高速に行うことができる。

【0018】

本発明のセルサーチ方法は、全位相に対して第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、前記第1相関値が閾値以上の位相に対して前記第1積分時間より長い第2積分時間で第2相関検出を行い、同時に第1相関値が最大の位相の周辺位相に対して第3相関検出を行い、前記第2相関検出の第2相関値が最も大きい位相を前記送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することとした。

【0019】

この方法により、全位相に対して短時間の積分による相関検出を行って閾値判定し、閾値を越えた位相に対して長時間の積分による相関検出を行うと同時に、最大強度の位相の周辺位相に対して相関検出を行うことができるので、最大強度の位相の周辺にある遅延波を捕らえることができ、データ復調におけるフィンガ割り当てを高速に行うことができる。

【0020】

本発明のセルサーチ方法は、第1の相関器にて第1積分時間でサーチ対象の送信信号の第1相関検出を行い、この第1相関検出の第1相関値に対して閾値判定を行い、第1相関値が閾値以上の位相に対して第2の相関器にて前記第1積分時間より長い第2積分時間で第2相関検出を行い、前記第1の相関器にて第1相関値が最大の位相の周辺位相に対して第3相関検出を行い、前記第2相関検出の第2相関値が最も大きい位相を前記送信信号の位相と特定し、前記第3相関値に基づいて遅延波の位相を特定することとした。

【0021】

この方法により、復調用相関手段のフィンガを用いて長時間の積分による相関検出を行うと同時に、サーチ用相関手段を用いて最大強度の位相の周辺位相に対して相関検出を行うことができるので、全てのサーチ用相関器を用いて最大強度の候補パスの周辺にある遅延波を捕らえることができ、さらにデータ復調におけるフィンガ割り当てを高速に行うことができる。

【0022】

【発明の実施の形態】

本発明の骨子は、割り当てられたサーチ窓に候補パスが存在しなかったサーチ用相関器あるいは復調用相関器を有効に用いてロング積分を行うことである。

【0023】

以下、本発明の実施の形態について、添付図面を参照して詳細に説明する。

【0024】

(実施の形態1)

図1は、本発明の実施の形態1に係る通信端末装置の構成を示すブロック図である。図示しない基地局装置から送信された信号は、アンテナ101に受信され、受信RF部102に入力される。

【0025】

受信RF部102は、入力した受信信号の周波数をベースバンドに変換する。AD変換部103は、受信RF部102から出力されたベースバンド信号に対してアナログ信号からデジタル信号への変換を行う。AD変換部103から出力

されたデジタル信号は、サーチ用相関器104-1~n及び復調用相関器107に入力される。

【0026】

サーチ用相関器104-1~nは、後述するクロック発生器106から入力される動作クロックで、AD変換部103から出力されたデジタル信号に対して相関検出を行い、検出した相関値をサーチ制御部105に出力する。

【0027】

サーチ制御部105は、サーチ用相関器104-1~nあるいは復調用相関器107において相関検出する位相を決定し、クロック発生器106に制御信号を出力する。なお、サーチ制御部105の詳細な内部構成については後述する。

【0028】

クロック発生器106は、サーチ制御部105から入力される制御信号に従い、相関器104-1~nあるいは復調用相関器107に動作クロックを出力する。

【0029】

復調用相関器107は、クロック発生器106から入力される動作クロックで、AD変換部103から出力されたデジタル信号に対して逆拡散処理を行う。RAKE合成器108は、復調用相関器107の出力信号に対してRAKE合成を行う。復号器109は、RAKE合成器108の出力信号に対して誤り訂正復号を行い、受信データを出力する。

【0030】

次に、サーチ制御部105の詳細な内部構成について説明する。図1に示すように、サーチ制御部105は、閾値判定回路151と、順位決定回路152と、候補パス決定回路153と、復調位相決定回路154とから主に構成されている。

【0031】

閾値判定回路151は、サーチ用相関器104-1~nから出力された相関値に対して閾値判定を行い、閾値以上の相関値及びその位相を順位決定回路152に出力する。

【0032】

順位決定回路152は、閾値判定回路151から出力された位相を相関値が高い順に順位付けを行う。そして、順位決定回路152は、相関値がショート積分に基づくものである場合、順位付けを行った位相を候補パス決定回路153に出力する。一方、相関値がロング積分に基づくものである場合、順位付けを行った位相を復調位相決定回路154に出力する。

【0033】

候補パス決定回路153は、ショート積分において相関値が高かった位相を順に候補パスとして決定し、サーチ用相関器104-1~nに割り当てる。そして、候補パス決定回路153は、クロック発生器106に、割り当て結果に基づく動作クロックを発生させる制御信号を出力する。なお、閾値判定を行うことによって、相関値が閾値を越えた位相の数がサーチ用相関器104-1~nの数に満たない場合に、余った相関器ではロング積分を行わずに済ますことができる。これにより、ロング積分における消費電力を抑えることができる。

【0034】

復調位相決定回路154は、ロング積分において相関値が最も高かった候補パスを復調に用いるものとして最適であると判断する。そして、クロック発生器106に、判断結果に基づく動作クロックを発生させる制御信号を出力する。

【0035】

次に、図1に示した通信端末装置のセルサーチ動作について、図2及び図3を用いて説明する。なお、図2及び図3において、サーチ用相関器の数nを「5」とする。

【0036】

図2に示すように、全位相を相関器の数「5」のサーチ窓に分割し、各サーチ用相関器104-1~5は、割り当てられたサーチ窓1~5内の全位相に対してショート積分を行って相関値をサーチ制御部105に出力する。その結果、サーチ窓内の全位相の相関値を得る。

【0037】

ショート積分は、サーチ時間を短縮するために積分時間が短いので、干渉や雑音の抑圧が十分でなく、セル判定を行うための精度が得られない。そこで、図3

に示すように、サーチ制御部105は、相関値が閾値を越えた位相を、相関値が高い順に候補バスとして選択して各相関器104-1~5に割り当てる。

【0038】

そして、サーチ制御部105は、割り当て結果に基づく動作クロックをクロック発生器106に発生させて各相関器104-1~5を動作させる。各相関器104-1~5は、各候補バスに対しセル判定を行うための精度が得られる長い積分時間で相関値を検出するロング積分を行い、サーチ制御部105に相関値を出力する。

【0039】

サーチ制御部105は、ロング積分によって得られた相関値が最も高い候補バスを復調に用いるものとして最適であると判断する。

【0040】

このように、各サーチ窓内の全位相に対してショート積分を行って閾値判定し、閾値を越えた位相に順次相関器を割り当てるロング積分を行うことにより、候補バス数がサーチ用相関器の数以下である場合、各サーチ用相関器がロング積分を1回だけ行えばセルサーチを行うことができるので、セルサーチを高速に行うことができる。

【0041】

(実施の形態2)

図4は、本発明の実施の形態2に係る通信端末装置の構成を示すブロック図である。なお、図4に示す通信端末装置において、図1に示した通信端末装置と共に通する構成部分には、図1と同一の符号を付して説明を省略する。

【0042】

図4に示す通信端末装置は、図1に示した通信端末装置と比較して、サーチ制御部105の内部構成回路の作用が異なる。

【0043】

閾値判定回路151は、サーチ用相関器104-1~nから出力された相関値に対して閾値判定を行い、閾値以上の相関値及びその位相を順位決定回路152及び候補バス決定回路153に出力する。

【0044】

順位決定回路152は、閾値判定回路151から出力された位相を相関値が高い順に順位付けを行う。そして、順位決定回路152は、相関値がショート積分に基づくものである場合、順位付けを行った位相を候補バス決定回路153に出力する。一方、相関値がロング積分に基づくものである場合、順位付けを行った位相を復調位相決定回路154に出力する。

【0045】

候補バス決定回路153は、ショート積分において相関値が閾値より高かった位相を候補バスとして決定し、相関器104-1~nの中で当該候補バスが属するサーチ窓に対応するものを割り当てる。また、候補バス決定回路153は、相関器104-1~nの中で、割り当てられたサーチ窓に候補バスが存在しなかったものを最大強度の候補バスの周辺位相に割り当てる。そして、候補バス決定回路153は、クロック発生器106に、割り当て結果に基づく動作クロックを発生させる制御信号を出力する。

【0046】

復調位相決定回路154は、ロング積分において相関値が最も高かった候補バスを復調に用いるものとして最適であると判断する。そして、クロック発生器106に、判断結果に基づく動作クロックを発生させる制御信号を出力する。

【0047】

次に、図4に示した通信端末装置のセルサーチ動作について、上述の図2及び図5を用いて説明する。なお、図2及び図5において、サーチ用相関器の数nを「5」とする。

【0048】

図2に示すように、全位相を相関器の数「5」のサーチ窓に分割し、各サーチ用相関器104-1~5は、割り当てられたサーチ窓1~5内の全位相に対してショート積分を行って相関値をサーチ制御部105に出力する。その結果、サーチ窓内の全位相の相関値を得る。

【0049】

ここで、ショート積分を行った結果、サーチ用相関器104-3及びサーチ用相

関器104-5が割り当てられたサーチ窓3及びサーチ窓5において候補パスが存在しなかったものとする。

【0050】

サーチ制御部105は、相関値が閾値を越えた位相を候補パスとして選択し、各候補パスに、当該候補パスが属するサーチ窓に対応する相関器104-1、2、4を割り当てる。また、サーチ制御部105は、相関器104-3、5を最大強度の候補パスの周辺位相に割り当てる。

【0051】

図5の場合、候補パスA、Bはサーチ窓1に属するので相関器104-1を割り当てる。同様に、候補パスC、Dには相関器104-2を割り当て、候補パスEには相関器104-4を割り当てる。また、相関器104-3、5を最大強度の候補パスである候補パスBの周辺位相に割り当てる。

【0052】

そして、サーチ制御部105は、割り当て結果に基づく動作クロックをクロック発生器106に発生させて各相関器104-1~5を動作させる。

【0053】

相関器104-1、2、4は、割り当てられた各候補パスに対しロング積分を行い、サーチ制御部105に相関値を出力する。また、相関器104-3、5は、最大強度の候補パスの周辺位相に対しショート積分を行い、サーチ制御部105に相関値を出力する。

【0054】

サーチ制御部105は、得られた相関値が最も高い候補パスを復調に用いるものとして最適であると判断する。

【0055】

このように、各サーチ窓内の全位相に対してショート積分を行って閾値判定し、閾値を越えた位相に対してロング積分を行うと同時に、最大強度の候補パスの周辺位相に対してショート積分を行うことにより、最大強度の候補パスの周辺にある遅延波を捕らえることができ、データ復調におけるフィンガ割り当てを高速に行うことができる。

【0056】

(実施の形態3)

ここで、通信端末装置の電源を投入してからセルサーチが完了するまでの間、データの復調は行われず、復調用相関器は使用されていない。実施の形態3では、復調用相関器を有効に用いてセルサーチを行う場合について説明する。

【0057】

図6は、本発明の実施の形態3に係る通信端末装置の構成を示すブロック図である。なお、図6に示す通信端末装置において、図1に示した通信端末装置と共通する構成部分には、図1と同一の符号を付して説明を省略する。

【0058】

図6に示す通信端末装置は、図1に示した通信端末装置と比較して、サーチ制御部105の内部構成回路の作用、及び、復調用相関器107からサーチ制御部105の閾値判定回路151に相関値が出力される点が異なる。

【0059】

閾値判定回路151は、サーチ用相関器104-1~n及び復調用相関器107から出力された相関値に対して閾値判定を行い、閾値以上の相関値及びその位相を順位決定回路152に出力する。

【0060】

順位決定回路152は、閾値判定回路151から出力された位相を相関値が高い順に順位付けを行う。そして、順位決定回路152は、相関値がショート積分に基づくものである場合、順位付けを行った位相を候補バス決定回路153に出力する。一方、相関値がロング積分に基づくものである場合、順位付けを行った位相を復調位相決定回路154に出力する。

【0061】

候補バス決定回路153は、ショート積分において相関値が高かった位相を順に候補バスとして決定して復調用相関器107の各フィンガに割り当てる。また、候補バス決定回路153は、相関器104-1~nを最大強度の候補バスの周辺位相に割り当てる。そして、候補バス決定回路153は、クロック発生器106に、割り当て結果に基づく動作クロックを発生させる制御信号を出力する。なお

、 フィンガの数は、 RAKE合成器 108 が合成可能なマルチパス数である。

【0062】

復調位相決定回路 154 は、ロング積分において相関値が最も高かった候補パスを復調に用いるものとして最適であると判断する。そして、クロック発生器 106 に、判断結果に基づく動作クロックを発生させる制御信号を出力する。

【0063】

次に、図 6 に示した通信端末装置のセルサーチ動作について、上述の図 2 及び図 7 を用いて説明する。なお、図 2 及び図 7 において、サーチ用相関器の数 n 及び復調用相関器のフィンガ数を「5」とする。

【0064】

図 2 に示すように、全位相を相関器の数「5」のサーチ窓に分割し、各サーチ用相関器 104-1~5 は、割り当てられたサーチ窓 1~5 内の全位相に対してショート積分を行って相関値をサーチ制御部 105 に出力する。その結果、サーチ窓内の全位相の相関値を得る。

【0065】

そして、図 7 に示すように、サーチ制御部 105 は、相関値が閾値を越えた位相を、相関値が高い順に候補パスとして選択して復調用相関器 107 の各フィンガ 1~5 に割り当てる。また、相関器 104-1~5 を最大強度の候補パスである候補パス B の周辺位相に割り当てる。

【0066】

そして、サーチ制御部 105 は、割り当て結果に基づく動作クロックをクロック発生器 106 に発生させて各相関器 104-1~5 及び復調用相関器 107 を動作させる。復調用相関器 107 は、割り当てられた各候補パスに対してロング積分を行い、サーチ制御部 105 に相関値を出力する。また、各相関器 104-1~5 は、最大強度の候補パスの周辺位相に対しショート積分を行い、サーチ制御部 105 に相関値を出力する。

【0067】

サーチ制御部 105 は、ロング積分によって得られた相関値が最も高い候補パスを復調に用いるものとして最適であると判断する。

【0068】

このように、復調用相関器のフィンガを用いてロング積分を行うと同時に、サーチ用相関器を用いて最大強度の候補バスの周辺位相に対してショート積分を行うことにより、全てのサーチ用相関器を用いて最大強度の候補バスの周辺にある遅延波を捕らえることができ、さらにデータ復調におけるフィンガ割り当てを高速に行うことができる。

【0069】

なお、上記各実施の形態では、相関検出のための積分回数をショート積分とロング積分の2回である場合について説明したが、本発明はこれに限られず、相関検出のための積分回数が3回以上であっても同様の効果を得ることができる。

【0070】

【発明の効果】

以上説明したように、本発明の通信端末装置及びセルサーチ方法によれば、割り当てられたサーチ窓に候補バスが存在しなかったサーチ用相関器あるいは復調用相関器を有効に用いてロング積分を行うことができるので、セルサーチを高速に行うことができる。

【図面の簡単な説明】

【図1】

本発明の実施の形態1に係る通信端末装置の構成を示すブロック図

【図2】

上記実施の形態に係る通信端末装置のセルサーチ動作を説明するための図

【図3】

上記実施の形態に係る通信端末装置のセルサーチ動作を説明するための図

【図4】

本発明の実施の形態2に係る通信端末装置の構成を示すブロック図

【図5】

上記実施の形態に係る通信端末装置のセルサーチ動作を説明するための図

【図6】

本発明の実施の形態3に係る通信端末装置の構成を示すブロック図

【図7】

上記実施の形態に係る通信端末装置のセルサーチ動作を説明するための図

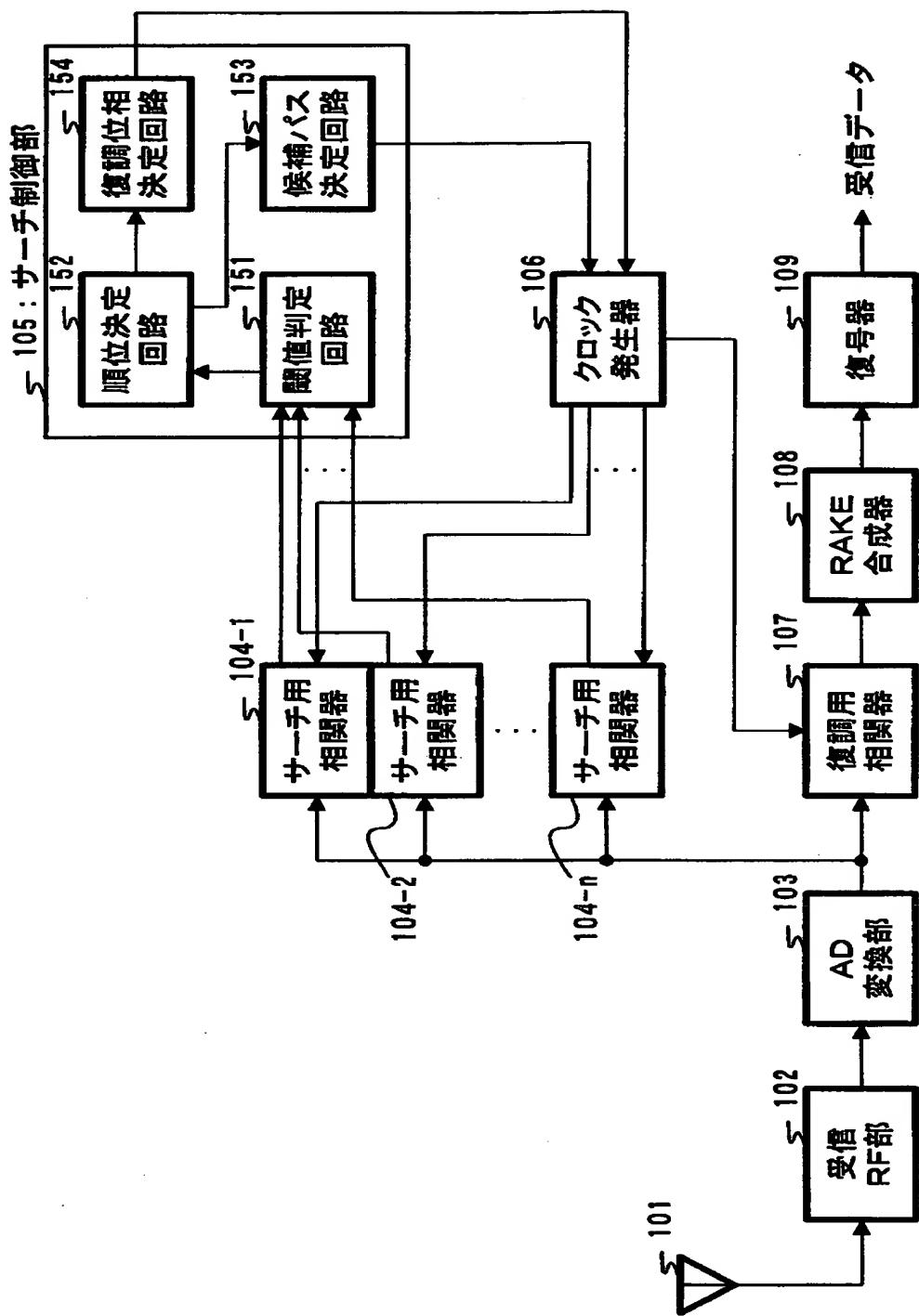
【符号の説明】

- 105 サーチ制御部
- 106 クロック発生器
- 107 復調用相関器
- 108 RAKE合成器
- 151 閾値判定回路
- 152 順位決定回路
- 153 候補パス決定回路
- 154 復調位相決定回路

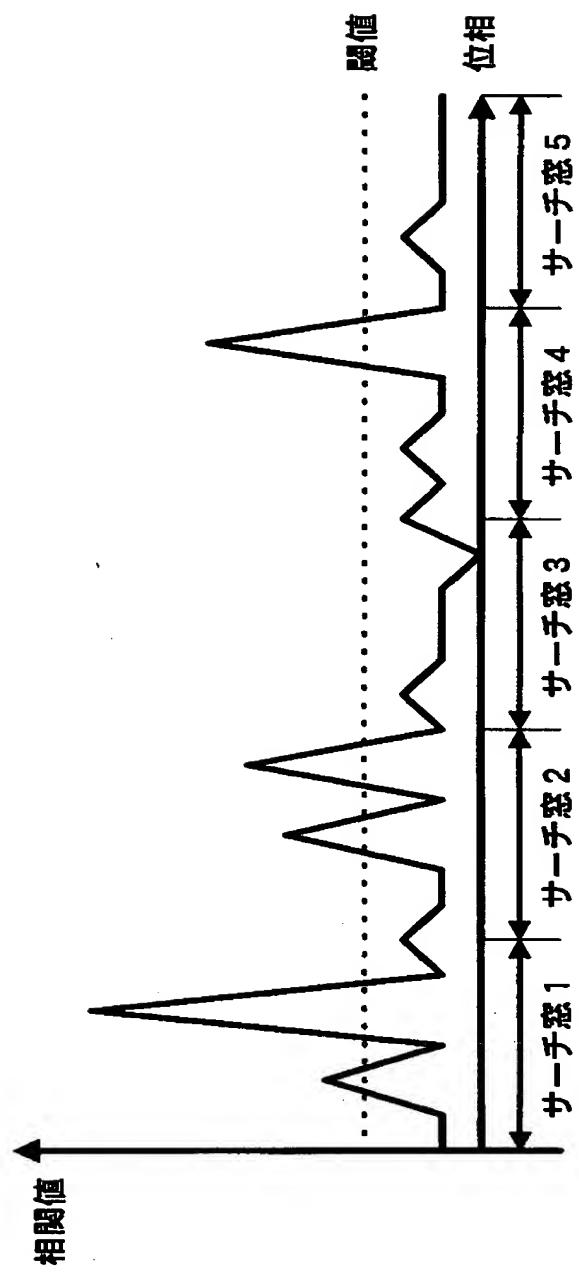
【書類名】

図面

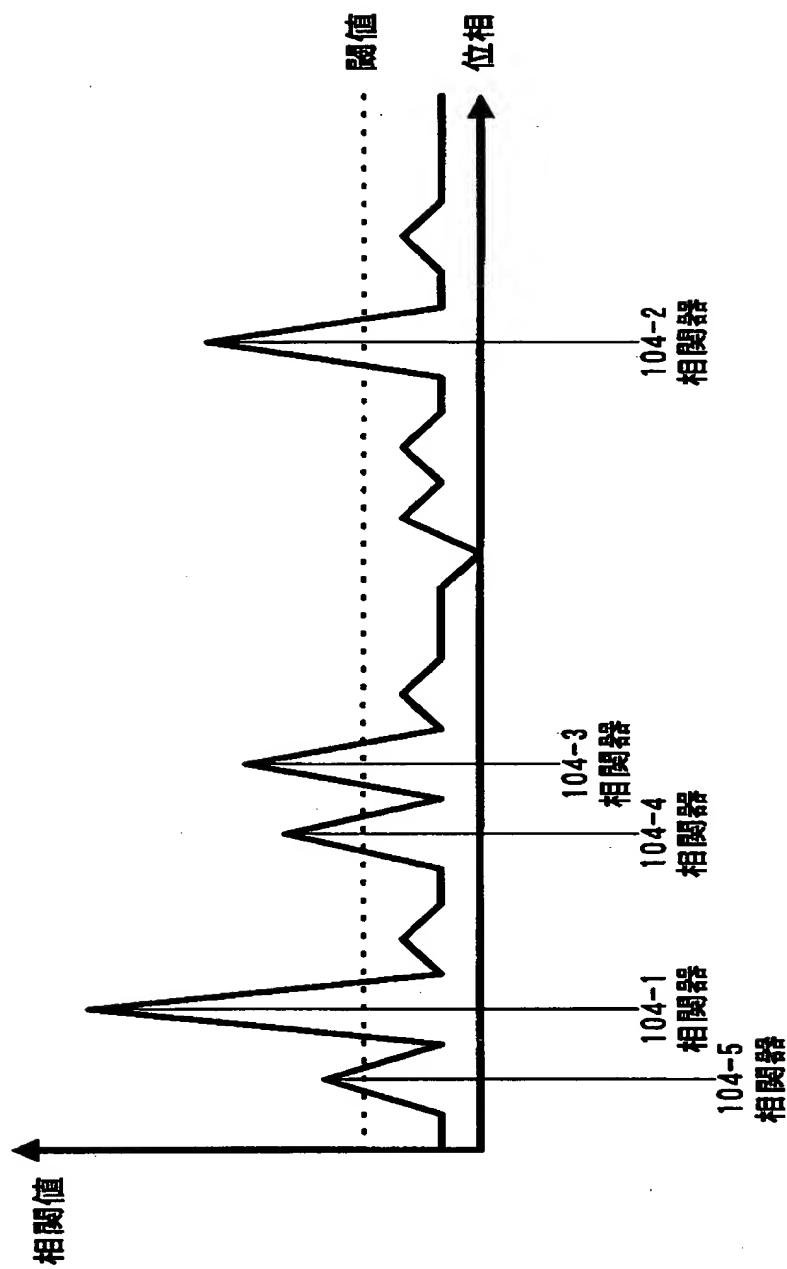
【図1】



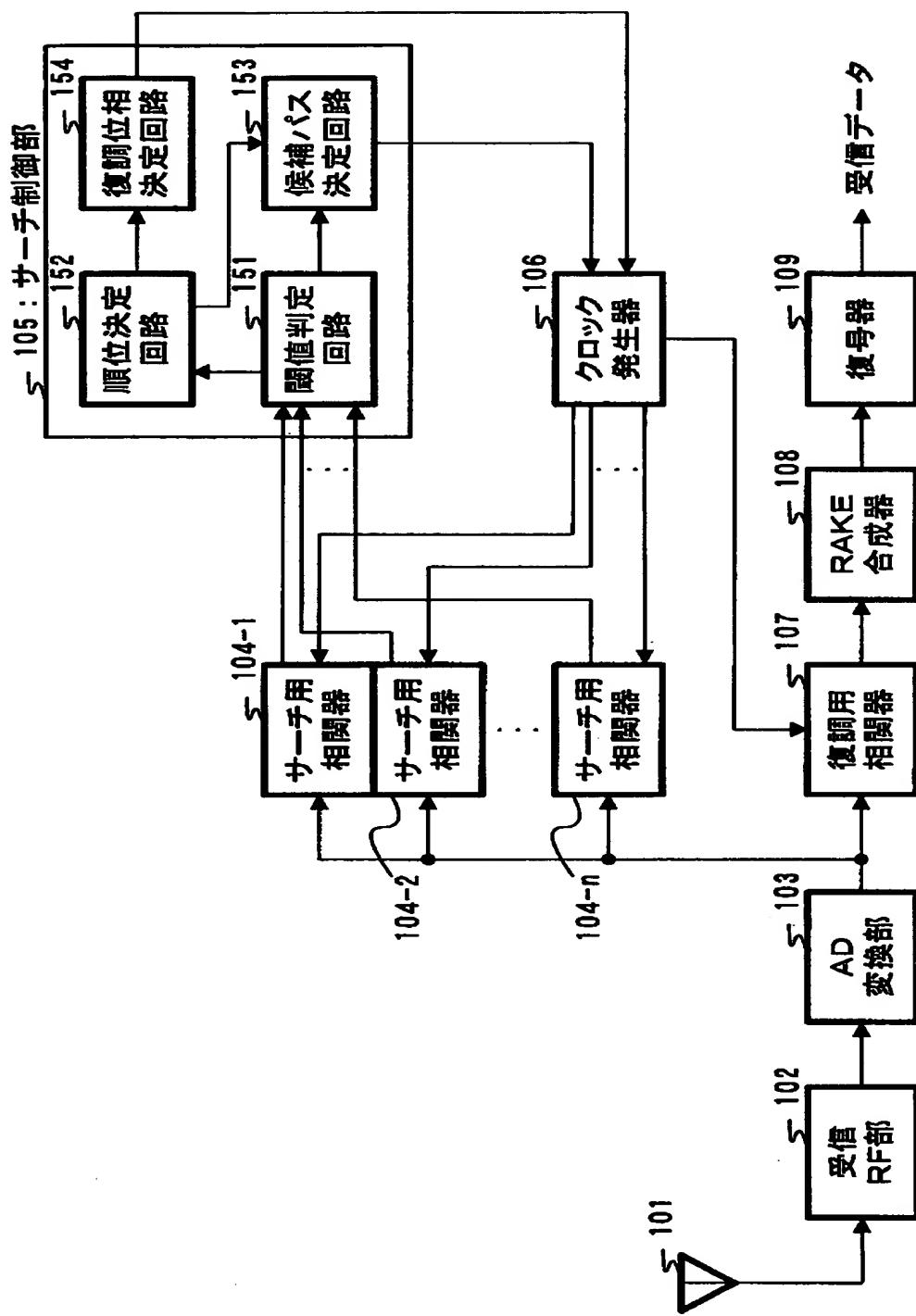
【図2】



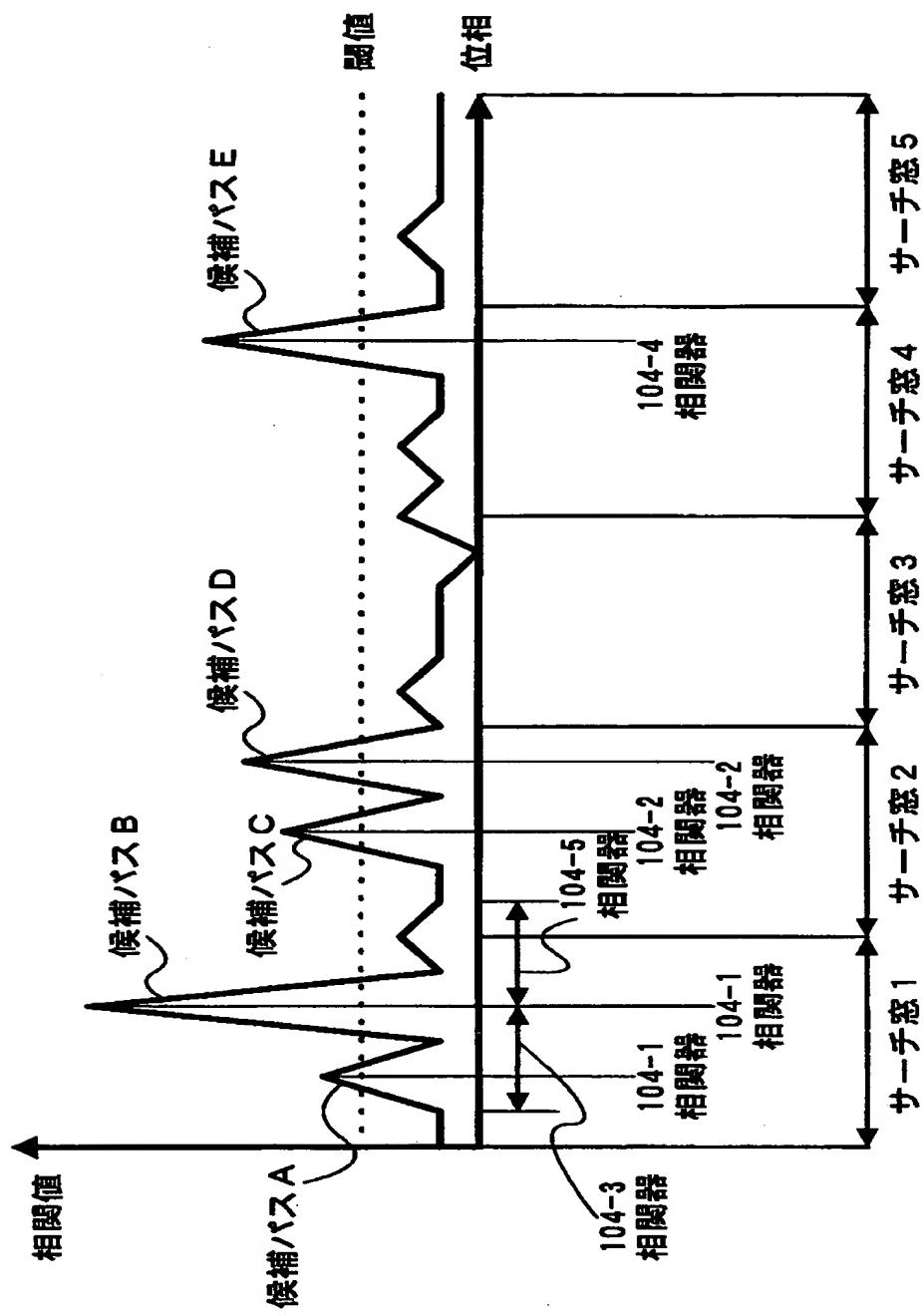
【図3】



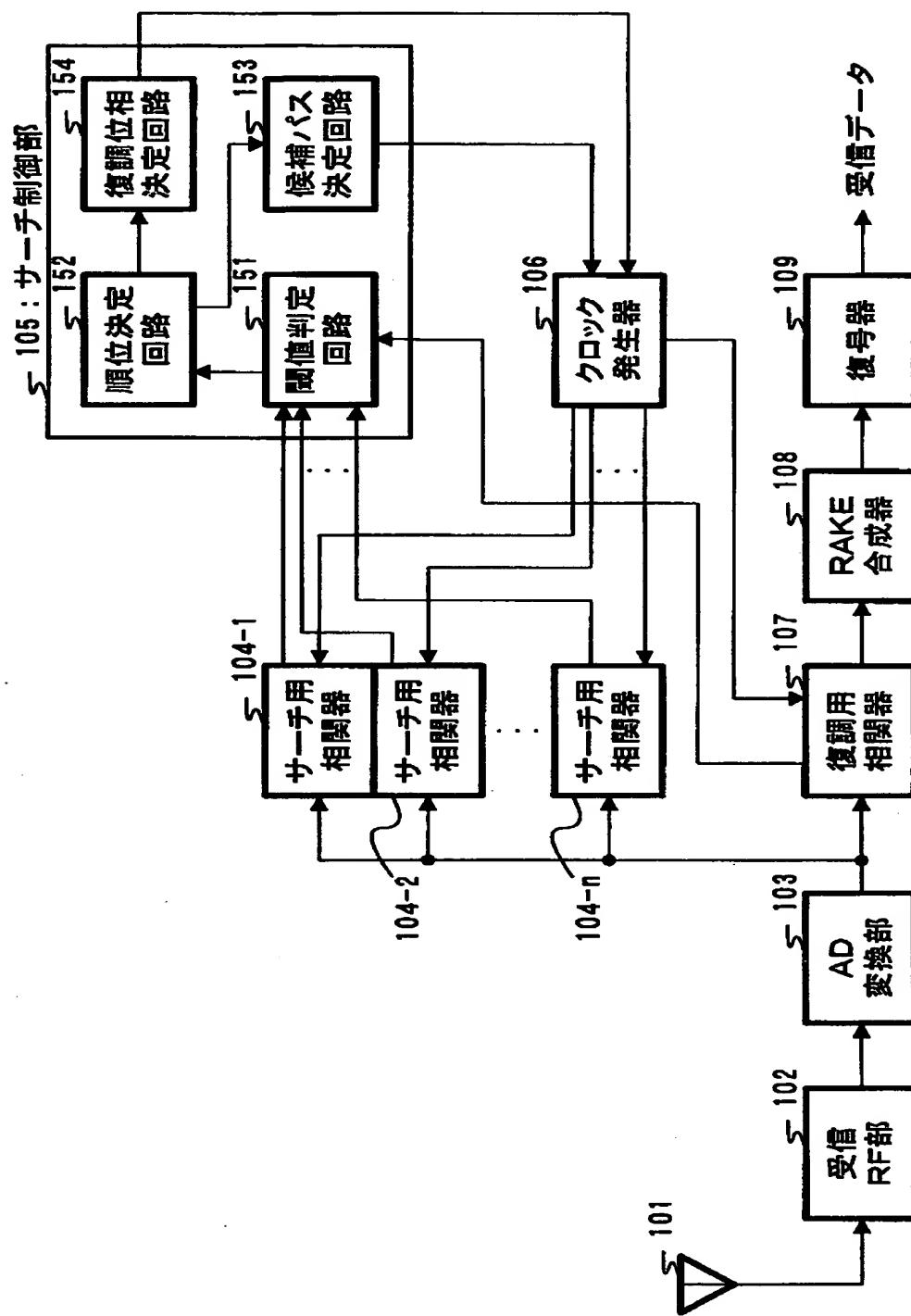
【図4】



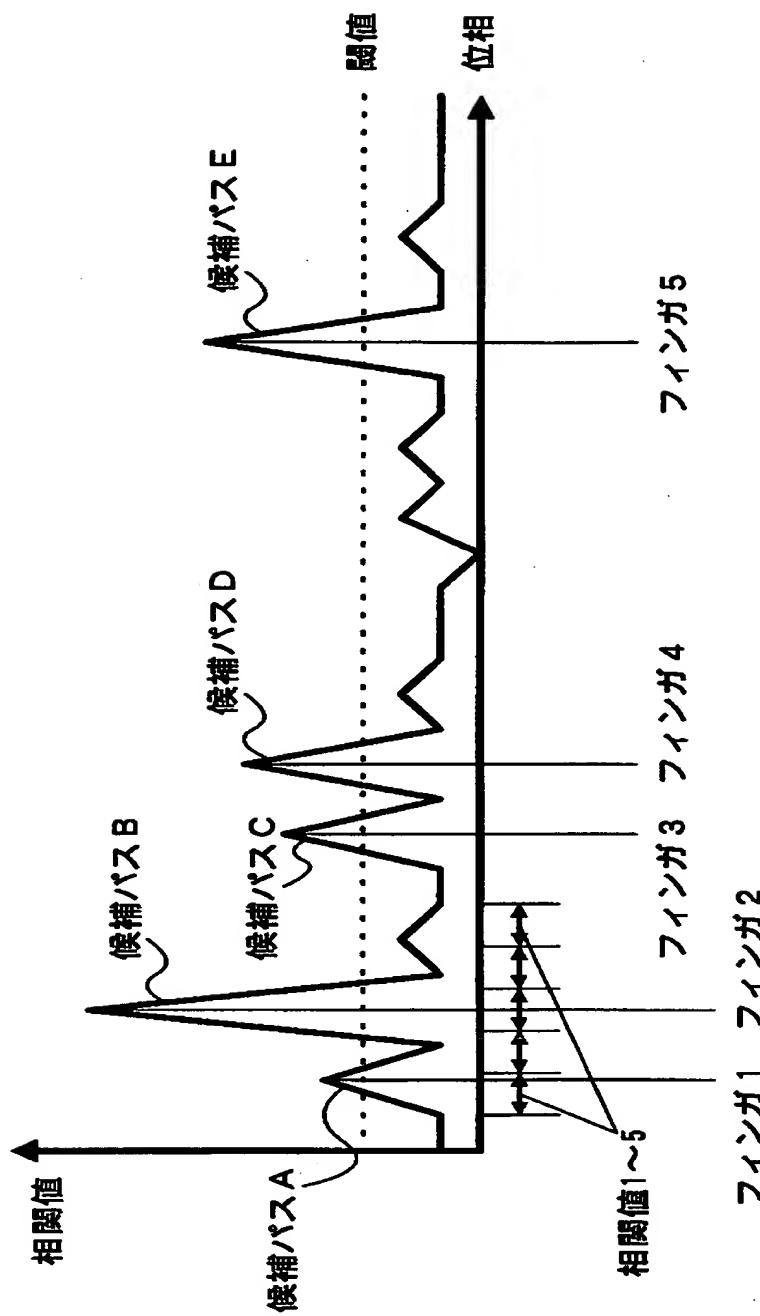
【図5】



【図6】



【図7】



【書類名】 要約書

【要約】

【課題】 ハードウェアの規模を増大させることなく、高速にセルサーチを行うこと。

【解決手段】 閾値判定回路151は、サーチ用相関器104-1~nから出力された相関値に対して閾値判定を行う。順位決定回路152は、閾値判定回路151から出力された位相を相関値が高い順に順位付けを行う。候補バス決定回路153は、ショート積分において相関値が高かった位相を順に候補バスとして決定し、サーチ用相関器104-1~nに割り当て、クロック発生器106に、割り当て結果に基づく動作クロックを発生させる制御信号を出力する。復調位相決定回路154は、ロング積分において相関値が最も高かった候補バスを復調に用いるものとして最適であると判断し、クロック発生器106に、判断結果に基づく動作クロックを発生させる制御信号を出力する。

【選択図】 図1

出願人履歴情報

識別番号 [000005821]

1. 変更年月日 1990年 8月28日

[変更理由] 新規登録

住 所 大阪府門真市大字門真1006番地
氏 名 松下電器産業株式会社